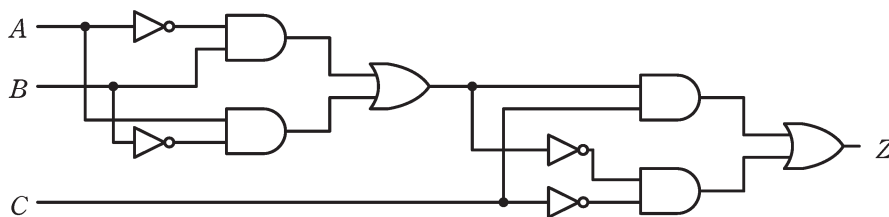


問 14 図のように，入力信号 A ， B 及び C ，出力信号 Z の論理回路がある。この論理回路には排他的論理和 (EX-OR) を構成する部分と排他的否定論理和 (EX-NOR) を構成する部分が含まれている。

この論理回路の真理値表として，正しいものを次の (1)～(5) のうちから一つ選べ。



(1)

入力信号			出力信号
A	B	C	Z
0	0	0	1
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	0

(2)

入力信号			出力信号
A	B	C	Z
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	1

(3)

入力信号			出力信号
<i>A</i>	<i>B</i>	<i>C</i>	<i>Z</i>
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	0

(4)

入力信号			出力信号
<i>A</i>	<i>B</i>	<i>C</i>	<i>Z</i>
0	0	0	1
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	1

(5)

入力信号			出力信号
<i>A</i>	<i>B</i>	<i>C</i>	<i>Z</i>
0	0	0	1
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	1